(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関 国際事務局



. I I BOTO BODITO IL ROBUE DOCCODO PORO EROS EROS EROS EROS EROS ILIA I DEL COLO DECENDO POR EROS ILIANOS DE C

(43) 国際公開日 2005 年7 月28 日 (28.07.2005)

PCT

(10) 国際公開番号 WO 2005/069374 A1

(51) 国際特許分類7:

H01L 27/12, 21/02, 21/20, 21/66

(21) 国際出願番号:

PCT/JP2005/000165

(22) 国際出願日:

2005年1月11日(11.01.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2004-008744 2004年1月16日(16.01.2004) JP

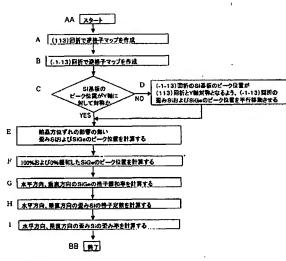
(71) 出願人 (米国を除く全ての指定国について): 信越 半導体株式会社 (SHIN-ETSU HANDOTAI CO.,LTD.) [JP/JP]; 〒1000005 東京都千代田区丸の内1丁目4番 2号 Tokyo (JP).

- (72) 発明者; および
- (75) 発明者/出願人 *(*米国についてのみ*)*: 横川 功 (YOKOKAWA, Isao) [JP/JP]; 〒3790125 群馬県安中市 中野谷字松原 5 0 7 信越半導体株式会社 横野平工 場内 Gunma (JP).
- (74) 代理人: 好宮 幹夫 (YOSHIMIYA, Mikio); 〒1110041 東京都台東区元浅草 2 丁目 6 番 4 号上野三生ビル 4 F Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, Fl, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,

/続葉有/

(54) Title: METHOD FOR MEASURING AMOUNT OF STRAIN OF BONDED STRAINED WAFER

(54) 発明の名称: 貼り合せ歪みウェーハの歪み量測定方法



AA...START

- A...CREATE RECIPROCAL LATTICE MAP BY (113)-DIFFRACTION
- B...CREATE RECIPROCAL LATTICE MAP BY (-1-13)-DIFFRACTION
- C...IS THE PEAK POSITION OF SI SUBSTRATE SYMMETRICAL WITH RESPECT TO Y-AXIS?
- D...TRANSLATE PEAK POSITIONS OF STRAINED SI AND SIGE OF (1-13)-DIFFRACTION SO THAT THE PEAK POSITION OF SI SUBSTRATE OF (1-13)-DIFFRACTION AND THAT OF (113)-DIFFRACTION ARE SYMMETRICAL WITH RESPECT TO Y-AXIS
- E...CALCULATE PEAK POSITIONS OF STRAINED SI AND SIGE FREE FROM INFLUENCE OF CRYSTAL ORIENTATION ERROR
- F...CALCULATE PEAK POSITIONS OF 100%-RELAXED SIGN AND 0%-RELAXED SIGN
- G...CALCULATE LATTICE RELAXATION RATES OF SIGE IN HORIZONTAL AND VERTICAL DIRECTIONS
- H...CALCULATE LATTICE CONSTANTS OF STRAINED SI IN HORIZONTAL AND VERTICAL DIRECTIONS
- I...CALCULATE STRAIN RATE OF STRAINED SI IN HORIZONTAL AND VERTICAL DIRECTIONS

BB...END

(57) Abstract: A method for measuring the amount of strain of a bonded strained wafer in which at least one strained layer is formed on a single crystal substrate by a bonding method. The method for measuring the amount of strain is characterized in that at least the two asymmetry diffraction planes having diffraction plane indices (XYZ) and (-X-YZ) of the bonded strained wafer are measured by an X-ray diffraction method, a reciprocal lattice space map is created from the measurement data, and the amount of strain of the strained layer is calculated from the peak positions from the single crystal substrate and the diffraction planes of the strained layer appearing on the reciprocal lattice space map. With this, the amounts of strain in the horizontal and vertical directions of the strained layer of a bonded strained wafer can be easily measured in a short time by an X-ray diffraction method.

WO 2005/069374 A1 |||||



LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,

IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

一 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

明細書

貼り合せ歪みウェーハの歪み量測定方法 技術分野

[0001] 本発明は、貼り合わせ法により単結晶基板上に少なくとも一層の歪み層が形成され た貼り合せ歪みウェーハの歪み量測定方法に関するものである。

背景技術

- [0002] 薄膜シリコン(Si)単結晶層に引っ張り歪みを内在させた、いわゆる歪みSi層は、通常の歪みのないSi層に比べて高いキャリア移動度が得られるため、高速の半導体デバイスの需要に応えるための材料として近年注目されている。
- [0003] 歪みSi層は、例えば結晶面方位が(100)のSi基板上に、エピタキシャル成長によりSiGe層を形成し、さらにそのSiGe層上にSi層をエピタキシャル成長し、SiGe層の格子定数がSi層の格子定数よりわずかに大きいことを利用して、Si層に引っ張り歪みを与えることによって得ることができる。この際、十分な歪みを内在する歪みSi層を形成するためには、歪みSi層を形成するためのSiGe層の表面が十分に格子緩和された状態で形成されている必要がある。なお、SiGe層が十分に格子緩和された状態とは、SiGe層の格子定数が、Ge濃度に応じて定まる本来の格子定数に近い値となっている状態をいう。
- [0004] このような歪みSi層を形成する方法として、上記のようなエピタキシャル法を主体とする方法のほか、例えば特開2001-217430号公報および特開2002-164520号公報に開示されているように、ボンドウェーハとなるSi基板上にSiGe層を形成し、形成したボンドウェーハのSiGe層の表面をベースウェーハとなるSi基板と酸化膜を介して貼り合わせて貼り合わせウェーハを作製し、その後ボンドウェーハのSi基板を薄膜化して歪みSi層とする方法などが知られている。この場合、特開2002-164520号公報に開示されているように、SiGe層の表面を熱酸化してGe濃度を高める濃縮酸化法により、Ge濃度の高いSiGe層とすることもできる。なお、酸化膜等の絶縁膜の上にSiGe層が形成されているウェーハを、SGOI(SiGe On Insulator)ウェーハ

と呼ぶことがある。

- [0005] このとき、ボンドウェーハのSi基板の薄膜化は、研削研磨法やPACE(Plasma As sisted Chemical Etching)法などの気相エッチング、また、イオン注入剥離法(ス マートカット(登録商標)法とも呼ばれる)などにより行われる。
- [0006] また、特開2002-305293号公報では、Si基板上にSiGe層、シリコン層、絶縁層が形成されたボンドウェーハのSi基板中にイオン注入により分離層を形成し、このボンドウェーハの絶縁層の表面をベースウェーハと貼り合わせ、その後分離層で剥離してベースウェーハ側に移設された剥離層のSi層を歪みSi層とする方法が開示されている。
- [0007] 一方、SGOIウェーハを作製する際、エピタキシャル成長したSiGe層中に酸化膜層を形成する方法として、SiGe層の表面から酸素イオンを注入し、アニールするというSIMOX(Separation by IMplanted OXygen)法を用いた方法もある。
- [0008] SiGe層の格子緩和の程度を表す量として格子緩和率が用いられることがある。これは、SiGe層の格子定数がSiの格子定数と同じである場合を0%、Ge濃度により定まる本来の格子定数である場合を100%として、相対的に格子緩和の程度を表す量である。一方、歪みSi層の歪みの程度を表す量としては、歪み率が用いられることがある。これは、歪みSi層の格子定数が、Siの格子定数に対して、どの程度伸張または縮小しているかを表す量である。この様な量の大きさにより歪みSi層のキャリア移動度が左右される。本明細書においては、伸張している場合は正の値、縮小している場合は負の値とした。

そして、結晶面方位が(100)のSi基板上に形成されたSiGe層の格子緩和率、あるいは、その表面に形成された歪みSi層の歪み率を評価する方法として、XRD(X-R ay Diffraction)装置を用いたX線回折法が知られている。

[0009] この方法は、測定対象のウェーハに対してX線を照射し、特定面(例えば(224)、(113)、(004)など)から得られるSi基板の回折信号強度のピーク位置と、SiGe層のピーク位置(あるいは歪みSi層のピーク位置)とを θ-2 θ カーブ、あるいは、逆格子空間マップとして捉え、その θ-2 θ カーブ、あるいは、逆格子空間マップ上において、Si基板のピーク位置からのずれを測定することにより、SiGe層の格子緩和率(ある

いは歪みSi層の歪み率)を算出するという方法である。

- [0010] しかしながらこの方法では、上記のSIMOX法を用いて作製されたウェーハのように、1枚のSi基板からSiGe層、歪みSi層を順次形成した場合には有効であるが、例えば、上記文献のように、貼り合わせ法により2枚のSi基板を用いて形成したSSOI(Strained Silicon On Insulator)構造の場合には、正確な格子緩和率(あるいは 歪み率)を求めることはできなかった。その理由は以下の通りである。
- [0011]ウェーハの結晶方位は、製造公差の範囲内で規格値からのずれを持つ。図8は、 結晶面方位(100)のウェーハに発生する結晶方位ずれを示す説明図であり、(a)は ウェーハを表面に垂直な方向から見た図であり、(b)はウェーハを表面に平行な方向 から見た図である。 [001]、 [010]は結晶方位を示す。 このように、ウェーハの結晶 方位は、ウェーハ面内での方位ずれによりTwist角だけ規格値からずれが生じ、ウェ ーハ面の傾きずれによりTilt角だけ規格値からずれる。このようなウェーハを2枚貼り 合わせて作製した貼り合わせSOI(Silicon On Insulator)ウェーハは、2枚のウェ ーハそれぞれのTwist角、Tilt角を合成した結晶方位ずれが生じたものとなる。図9 は、結晶面方位(100)の2枚のSiウェーハを、一方をSOI層形成用として、もう一方 を支持基板として貼り合わせて作製した貼り合わせウェーハに発生する結晶方位ず れを示す説明図であり、(a)はウェーハを表面に垂直な方向から見た図であり、(b) はウェーハを表面に平行な方向から見た図である。この貼り合わせSOIウェーハをX 線回折法で測定すると、Tilt角およびTwist角の影響で、SOI層に歪みがないにも かかわらずSOI層とSi基板の回折強度ピークがそれぞれ異なる位置に現れる。一方 、SIMOXウェーハの場合には、1枚のウェーハから作製されており、基板の結晶方 位が規格値からずれていても、SOI層がエピタキシャル成長により形成されているた め、SOI層と基板の結晶方位が同じなので、SOI層と基板の回折強度ピーク位置は 一致する。
- [0012] 以上説明したように、歪みSi層を有する歪みSiウェーハの歪み量を測定する場合、 歪みSi層は歪みを持つ分、Si基板からずれた位置に回折強度ピークが現れるので、 この回折強度ピーク差から歪み量を求めることが出来る。しかしながら、歪みSi層とSi 基板とが貼り合わせ法で作製されている場合、歪みSi層の回折強度ピーク位置は、

WO 2005/069374 PCT/JP2005/000165

歪み、Tilt角およびTwist角の3つの影響を受けた位置に現れるので、歪み量のみ を分離して測定することが出来ず、歪みSi層の正確な歪み量が得られない。そのた め、作製された歪みSi層のキャリア移動度を正確に評価することができない。

- [0013] そこで、Extended Abstracts of the 2003 International Conference on Solid State Devices and Materials, Tokyo, 2003, pp. 290-29 1によれば、歪み量の解析とは別に、事前にTilt角およびTwist角の測定を行い、こ れらずれ角の影響を差し引いて歪み率(格子緩和率)を算出する方法が開示されて いる。しかしながらこの方法では、Tilt角およびTwist角の測定を別途行なう必要が あることに加えて、1回当たり8時間程度が必要とされる逆格子空間マップの測定を9 0° 間隔で4回行なう必要があるため、歪み率(格子緩和率)の評価に極めて長時間 を費やさなければならないという問題がある。
- [0014] また、X線回折法以外では、顕微ラマン法で、貼り合わせ歪みウェーハの歪み量を 測定することができるが、この方法では、水平(面)方向の歪み量しか測定できず、垂 直(深さ)方向の歪み量は測定できないという問題点がある。また、顕微ラマン法でSi Ge層の格子緩和率を測定する場合、SiGe層中のGe濃度が予め分かっていないと 測定できないという問題がある。SiGe層中のGe濃度を測定する方法として、SIMS(Secondary Ion Mass Spectrometer、二次イオン質量分析計)などが挙げられ るが、これは基本的に破壊検査であるため、この方法では製造時にはウェーハの歩 留まりを下げるという問題がある。

発明の開示

- 本発明はこのような問題に鑑みてなされたものであり、貼り合せ歪みウェーハにお [0015] いて、X線回折法により、歪み層の水平方向、垂直方向の歪み量をより短時間で簡 便に測定することを可能にする歪み量測定方法を提供することを目的とする。
- [0016] 上記目的達成のため、本発明は、貼り合わせ法により単結晶基板上に少なくとも一 層の歪み層が形成された貼り合せ歪みウェーハの歪み量測定方法であって、少なく とも、前記貼り合わせ歪みウェーハをX線回折法により回折面指数(XYZ)、(-X-Y Z)の2つの非対称回折面について測定し、前記測定データから逆格子空間マップを「

作成し、前記逆格子空間マップ上に現れる前記単結晶基板及び前記歪み層の前記 各回折面からのピーク位置から、前記歪み層の歪み量を算出することを特徴とする 歪み量測定方法を提供する。

- [0017] このように、前記貼り合わせ歪みウェーハをX線回折法により回折面指数(XYZ)、(-X-YZ)の2つの非対称回折面(以下、(XYZ)回折面等と記載することがある)について測定し、前記測定データから逆格子空間マップを作成する。そして、前記各回折面による歪み層の回折強度ピークの、Tilt角及びTwist角等の結晶方位ずれの影響による位置ずれは、それぞれ同じ大きさで同じ方向に現れることを利用して、前記逆格子空間マップ上に現れる前記単結晶基板及び前記歪み層の前記各回折面からのピーク位置の関係から、前記歪み層の歪み量を算出することができる。従って、従来より少ない2回のX線回折法による測定作業で歪み層の水平方向、垂直方向の歪み量を測定することができる。
- [0018] このとき、前記歪み層の歪み量を算出する際に、前記逆格子空間マップ上に現れる前記単結晶基板の前記各回折面による2つのピークが、前記逆格子空間マップの原点を通る垂直軸に対称の位置にある場合は、前記逆格子空間マップ上に現れる同一の歪み層の前記各回折面による2つのピーク位置が、前記垂直軸に対称の位置になるように、前記歪み層のピーク位置を前記原点を中心とする円周方向に回転移動させて修正することにより、前記歪み量により決まる前記歪み層のピーク位置を求めることが好ましい。

このように、前記歪み層の歪み量を算出する際に、前記逆格子空間マップ上に現れる前記単結晶基板の前記各回折面による2つのピークが、前記逆格子空間マップの原点を通る垂直軸に対称の位置にある場合は、各回折面の測定の際に軸立てが正確に行なわれているので、前記逆格子空間マップ上に現れる同一の歪み層の前記各回折面による2つのピーク位置が前記垂直軸に対称の位置になるように、前記歪み層のピーク位置を前記原点を中心とする円周方向に回転移動させて修正することにより、TiltやTwist等による結晶方位ずれの影響を排除して、前記歪み量により決まる前記歪み層のピーク位置を求めることができる。

[0019] また、前記単結晶基板の前記各回折面による2つのピークが前記対称の位置にな

い場合は、前記非対称回折面のいずれか一方による前記単結晶基板のピークが、 前記非対称回折面の他方による前記単結晶基板のピークと対称の位置になるように 、少なくとも前記他方の非対称回折面による前記歪み層のピーク位置を平行移動さ せた後、前記逆格子空間マップ上に現れる同一の歪み層の前記各回折面による2つ のピーク位置が前記垂直軸に対称の位置になるように、前記歪み層のピーク位置を 前記原点を中心とする円周方向に回転移動させて修正することにより、前記歪み量 により決まる前記歪み層のピーク位置を求めることが好ましい。

このように、前記単結晶基板の前記各回折面による2つのピークが前記対称の位置にない場合は、その原因は各回折面の測定の際の軸立てがずれたことにあるので、前記非対称回折面のいずれか一方による前記単結晶基板のピークが前記非対称回折面の他方による前記単結晶基板のピークと対称の位置になるように、少なくとも前記他方の非対称回折面による前記歪み層のピーク位置を平行移動させた後で、前記の回転移動による修正を行なうことにより、前記歪み量により決まる前記歪み層のピーク位置を求めることができる。

- [0020] そして、前記単結晶基板をシリコン単結晶とすることができる。 本発明は、単結晶基板の種類によらず適用できるが、単結晶基板として最も利用されているシリコン単結晶とすることができる。
- [0021] また、前記測定する歪み量を、SiGe層の格子緩和率及び/又は歪みシリコン層の 歪み率とすることができる。

このように、形成された歪み層がSiGe層であってもその格子緩和率が測定できるし、歪みシリコン層であってもその歪み率を測定することができる。また、歪み層としてSiGe層および歪みシリコン層が両方形成されていても、各々の歪み量、すなわち格子緩和率と歪み率を同時に測定できる。

[0022] また、前記回折面指数(XYZ)を、(113)、(224)のいずれかとすることが好ましい

ここで用いられる回折面は、非対称回折で回折強度ピークが得られればいずれの回折面でもよいが、このように、回折面指数(XYZ)を、(113)、(224)のいずれかとしてX線回折を行なえば、非対称回折による回折強度ピークを十分な強度で得ること

ができる。

[0023] そして、前記格子緩和率を算出する際に、前記回転修正したSiGe層のピーク位置 から、格子緩和率が0%及び100%となるSiGe層のピーク位置を算出し、前記算出 したピーク位置を用いて前記格子緩和率を算出することができる。

このように、前記回転修正したSiGe層のピーク位置から、格子緩和率が0%及び1 00%となるSiGe層のピーク位置を容易に算出することができるので、これらのピーク 位置の位置関係から、水平方向、垂直方向それぞれの格子緩和率を容易に算出することができる。

[0024] また、前記歪み率を算出する際に、前記回転修正した歪みシリコン層のピーク位置 から、歪みシリコン層の格子定数を算出し、前記算出した格子定数を用いて前記歪 み率を算出することができる。

このように、前記回転修正した歪みシリコン層のピーク位置から、歪みシリコン層の格子定数を容易に算出することができるので、このように算出した格子定数と通常のシリコンの格子定数から、水平方向、垂直方向それぞれの歪み率を容易に算出することができる。

[0025] 本発明により、X線回折法により2つの非対称回折面から得られる逆格子空間マップより、水平方向、垂直方向の歪み量を容易に測定することができる。また、Tilt角およびTwist角を別途測定する必要もなく、逆格子空間マップ作成のためのX線回折法による測定は(XYZ)、(-X-YZ)回折の2回のみですむため、短時間で簡便な測定が可能となる。

図面の簡単な説明

[0026] [図1](a)は測定したSOIウェーハの断面概略図、(b)は逆格子空間マップ、(c)は逆格子空間マップ上の回折強度ピーク位置を示す概略図である。

[図2](a)はSGOIウェーハの断面概略図、(b)は逆格子空間マップ、(c)は逆格子空間マップ上のピーク位置を示す概略図である。

「図3」本発明に係る歪み量測定方法の一例を示す工程フロー図である。

[図4]サンプルをX線回折法により回折面指数(113)、(-1-13)の2つの非対称回

折面について測定し、作成した逆格子空間マップの概略図である。

[図5]SiGe層のピークを回転修正する方法を説明する説明図である。

[図6]SiGe層の格子緩和率を求める方法の一例を説明する説明図である。

[図7]歪みSi層の歪み率を求める方法の一例を説明する説明図である。

[図8]結晶面方位(100)のウェーハに発生する結晶方位ずれを示す説明図であり、(a)はウェーハを表面に垂直な方向から見た図であり、(b)はウェーハを表面に平行な方向から見た図である。

[図9]結晶面方位(100)の2枚のSiウェーハを、一方をSOI層形成用として、もう一方を支持基板として貼り合わせて作製した貼り合わせウェーハに発生する結晶方位ずれを示す概略図であり、(a)はウェーハを表面に垂直な方向から見た図であり、(b)はウェーハを表面に平行な方向から見た図である。

発明を実施するための最良の形態

[0027] 以下では、本発明の実施の形態について説明するが、本発明はこれに限定されるものではない。

従来、貼り合わせSOIウェーハのSOI層上にSiGe層をエピタキシャル成長させ、その後、酸化濃縮法によりSGOIウェーハを作製した場合、および、SiGe層を有するウェーハを貼り合わせてSGOIウェーハを作製した場合、あるいは、酸化膜上に直接歪みSi層が形成された構造のSSOIウェーハを貼り合わせ法により作製した場合などの場合においては、Si基板と歪みSi層またはSiGe層の間に、Twist方向及びTilt方向に対して、結晶方位ずれを生じる。この結晶方位ずれが、X線回折測定において、歪みSi層、およびSiGe層のピーク位置をずらしてしまうという問題があった。

- [0028] X線回折法では、歪みSi層、およびSiGe層の歪み量は、Si基板とのピーク位置のずれから求められるが、上記のように貼り合わせウェーハには結晶方位ずれが存在するため、歪みによる位置ずれの影響と結晶方位ずれによる位置ずれの影響を区別することができない。このため、貼り合わせ法をベースとしたSGOIウェーハ、およびSSOIウェーハの歪み量をX線回折法で測定することは困難であった。
- [0029] この問題点を解決する手法として、前述のExtended Abstracts of the 2003 International Conference on Solid State Devices and Materials,

Tokyo, 2003, pp. 290-291の手法が開示されているが、この方法では、歪み 量の評価に極めて長時間を費やさなければならないという問題があった。

一方、顕微ラマン法で歪み量を測定する場合には、水平方向の歪み量しか測定できない。しかも、SiGe層の格子緩和率を測定する場合にはGe濃度を知る必要があるが、Ge濃度を知るためには破壊検査をしなければならず、ウェーハの製造歩留まりを低下させるという問題があった。

- [0030] そこで本発明者は、上記の問題を解決するために、X線回折法を用いて、貼り合わせ法をベースとしたSGOIウェーハ、およびSSOIウェーハの結晶方位のずれの影響を排除し、正確に歪み量を測定する方法について鋭意研究および検討を重ねた。その結果、貼り合わせ法により作製したSGOIウェーハ、およびSSOIウェーハをX線回折法により非対称回折面である(XYZ)回折面、(-X-YZ)回折面の2つについて測定し、前記測定データから逆格子空間マップを作成した場合、歪み層のピークに対する、結晶方位ずれによる位置ずれの影響は、逆格子空間マップ上において、同一円周上に同じ大きさで、同じ方向に現れ、一方、歪みによる位置ずれの影響は、同一円周上に同じ大きさで、逆方向に現れることを見出した。そして、結晶方位ずれによる位置ずれの大きさ自体を測定によって求めることはできないが、上記のずれの性質を用いて、歪みによる位置ずれの影響のみを分離できることを見出した。
- [0031] そして、本発明者は、X線回折法を用いて、歪みを持たない貼り合わせSOIウェーハの逆格子空間マップを、非対称回折面である(XYZ)回折面と(-X-YZ)回折面について測定し、結晶方位ずれによる位置ずれの影響が、逆格子空間マップ上において、同一円周上に同じ大きさで、同じ方向に現れることを確認するため、以下のような実験・調査を行なった。

[0032] (実験1)

直径200mm、P型、結晶方位<100>の2枚のシリコン単結晶ウェーハを用いて、SOI層厚が110nm、埋め込み酸化膜層(Buried Oxide、以下、BOX層という。) 厚が200nmの、スマートカット(登録商標)法で作製したSi基板ベースの貼り合わせ SOIウェーハを用意し、X線回折装置(Philips社製)にて、(113)回折面と(-1-13)回折面の逆格子空間マップの測定を行なった。

[0033] 図1の(a)は測定したSOIウェーハの断面概略図、(b)は逆格子空間マップ、(c)は逆格子空間マップ上の回折強度ピーク位置を示す概略図である。なお、逆格子空間マップの水平方向の軸は1/[110]、垂直方向の軸は1/[001]である。逆格子空間マップより、SOI層のピーク位置(波数)とSi基板のピーク位置(波数)を調査したところ、逆格子空間マップ上で右側に示される(113)回折面のSOI層のピーク位置の座標は(2577×10⁴cm⁻¹、5536×10⁴cm⁻¹)、Si基板のピーク位置の座標は(2622×10⁴cm⁻¹、5516×10⁴cm⁻¹)であり、逆格子空間マップ上で左側に示される(-1-13)回折面のSOI層のピーク位置の座標は(-2629×10⁴cm⁻¹、5512×10⁴cm⁻¹)、Si基板のピーク位置の座標は(-2584×10⁴cm⁻¹、5533×10⁴cm⁻¹)となった。各々の回折面によるSi基板のピーク位置は1/[001]軸に対して対称の位置となっていなかったが、各回折面でのSi基板とSOI層のピーク位置の関係は、SOI層のピークがSi基板のピーク位置に対して、ともにほぼ同一円周上を反時計回りに変位しており、しかも、その変位量のX、Y座標成分の絶対値がほぼ一致しており、それぞれ45×10⁴cm⁻¹、20×10⁴cm⁻¹であることがわかった。

すなわち、結晶方位ずれによる位置ずれの影響が、逆格子空間マップ上において、同一円周上に同じ大きさで、同じ方向に現れることを確認することができた。このようにずれが同一円周上で起こる理由は、逆格子空間マップ上では、回折ピークの原点からの距離は結晶格子面の面間隔の逆数によって決まり、結晶方位ずれでは格子面間隔は変わらないので、結晶方位ずれでは回折ピークの原点からの距離は変わらないためと考えられる。

[0034] また、2つのSi基板のピーク位置が1/[001]軸に対して対称の位置となっていない理由は、各回折面を測定するごとに測定回折面に対する軸立てを行なうため、その軸立てがずれると各回折面での逆格子空間マップの原点がずれるため、本来対称の位置に現れるべきものが、対称の位置にならなかったものと考えられる。しかし、いずれの回折面についても、Si基板に対するSOI層ピーク位置のずれの方向および変位量が同じであることから、例えば、(113)回折面のSi基板ピーク位置を基準とした場合、(-1-13)回折面のSi基板ピークの位置が1/[001]軸に対して対称の位置になるように原点を平行移動して、軸立てのずれによる位置ずれを補正してよいこ

とがわかった。このとき、どちらの回折面を基準としてもよいので(-1-13)回折面のS i基板ピーク位置を基準とすることもできる。

[0035] 続いて、本発明者は、X線回折法を用いて、貼り合わせにより生じる結晶方位ずれを持たないSIMOX法を用いて作製されたSGOIウェーハの逆格子空間マップを、非対称回折面である(XYZ)回折面と(-X-YZ)回折面について測定し、歪みによる位置ずれの影響が、逆格子空間マップ上において、同一円周上に同じ大きさで、逆方向に現れることを確認するため、以下のような実験・調査を行なった。

[0036] (実験2)

直径200mm、P型、結晶方位<100>のシリコン単結晶ウェーハを用いて、SiGe 層のGe濃度が20%、SiGe層厚さが40nm、BOX層厚が150nmのSGOIウェーハ(歪みSi/SiGe/BOX/Si基板)をSIMOX法及び酸化濃縮法により作製し、実験1と同様に、X線回折装置にて、(113)回折面と(-1-13)回折面の逆格子空間マップの測定を行なった。

図2の(a)はSGOIウェーハの断面概略図、(b)は逆格子空間マップ、(c)は逆格子 [0037] 空間マップ上のピーク位置を示す概略図である。なお、逆格子空間マップの水平方 向の軸は1/[110]、垂直方向の軸は1/[001]である。逆格子空間マップより、SiG e層のピーク位置とSi基板のピーク位置を調査したところ、逆格子空間マップ上で右 側に示される(113)回折面のSiGe層のピーク位置は(2587×10⁴cm⁻¹、5459×1 0⁴cm⁻¹)、Si基板のピーク位置の座標は(2602×10⁴cm⁻¹、5525×10⁴cm⁻¹)であ り、逆格子空間マップ上で左側に示される(-1-13)回折面のSiGe層のピーク位置 の座標は(-2586×10⁴cm⁻¹、5458×10⁴cm⁻¹)、Si基板のピーク位置の座標は(-2603×10⁴cm⁻¹、5524×10⁴cm⁻¹)となった。実験1と異なり各々の回折面の逆 格子空間マップ上のSi基板のピーク位置は1/[001]軸に対して対称の位置となっ ているので、各回折面を測定する際の軸立てがずれず、各回折面での逆格子空間 マップの原点が一致していると考えられる。そして、各々の回折面でのSi基板とSiGe 層のピーク位置の関係は、それぞれのY座標は同一方向にほぼ同一の大きさ、すな わち約−66×10⁴cm⁻¹だけ変位しているが、それに対して、X座標は反対方向にほ ぼ同一の大きさ、すなわち(113)回折面では-15×10⁴cm⁻¹、(-1-13)回折面で

は+17×10⁴cm⁻¹だけ変位していることがわかった。

すなわち、歪みによる位置ずれの影響が、逆格子空間マップ上において、同一円 周上に同じ大きさで、逆方向に現れることを確認できた。

- [0038] 本発明者は、以上の実験・調査結果を踏まえた上で、貼り合わせ法をベースとする 歪みSi、及びSiGeウェーハについて、鋭意検討を重ね、本発明を完成させた。
- [0039] すなわち、本発明の、貼り合わせ法により単結晶基板上に少なくとも一層の歪みSi 層やSiGe層等の歪み層が形成された貼り合せ歪みウェーハの歪み量(歪み率や格子緩和率)の測定方法は、貼り合わせ歪みウェーハをX線回折法により回折面指数(XYZ)、(-X-YZ)の2つの非対称回折面について測定して逆格子空間マップを作成し、結晶方位ずれによるピーク位置の変位の影響が、逆格子空間マップ上において、同一円周上に同じ大きさで同じ方向に現れ、一方、歪みによるピーク位置の変位の影響が、同一円周上に同じ大きさで、逆方向に現れることを利用して、結晶方位ずれによる位置ずれの影響を歪みによる位置ずれの影響から分離して、水平方向および垂直方向の歪み量、すなわち歪みSi層の歪み率やあるいはSiGe層の格子緩和率を正確に測定できるという特徴を有するものである。
- [0040] 以下、本発明の歪み量測定方法について、貼り合わせ法を用いて作製した、シリコン単結晶基板を用いたSGOIウェーハの緩和SiGe層の格子緩和率、および歪みSi層の歪み率を、非対称回折面として(113)、(-1-13)回折面を用いて測定する場合を例にあげて図を参照しながら詳細に説明するが、本発明はこれらに限定されるものではない。
- [0041] 図3は、本発明に係る歪み量測定方法の一例を示す工程フロー図である。

まず、SiGe層の格子緩和率および歪みSi層の歪み率を測定するサンプルとして、例えば、以下のようなものを用いる。まず、スマートカット(登録商標)法で作製した貼り合わせSOIウェーハのSOI層上に、SiGe層をGe濃度20%、厚さ40nmで作製する。その後、酸化濃縮工程として、1000℃以上の温度でドライ酸化しながら、SOI層にGeを拡散させるとともに、SOI層(酸化濃縮工程後にはSiGe層となる。)の薄膜化を行い、その後、HF溶液を用いて表面の酸化膜を除去して、BOX層上にGe濃度20%、厚さ40nmのSiGe層を形成する。そして、その上に歪みSi層を15nmの厚さで

エピタキシャル成長する。

- [0042] 上記のサンプルをX線回折法により回折面指数(113)、(-1-13)の2つの非対称 回折面について測定し、前記測定データから逆格子空間マップを作成する(図3A、B)。図4に作成した逆格子空間マップの概略図を示す。水平軸(X軸)は1/[110]であり、垂直軸(Y軸)は1/[001]である。X軸の正の側には(113)回折面による回 折信号のピークが現れ、負の側には(-1-13)回折面による回折信号のピークが現れる。
- [0043] 次に、逆格子空間マップ上に現れるSi基板の各回折面による2つのピークが、Y軸対称の位置にあるか確認する(図3C)。この場合、2つのピークがY軸対称の位置にあるので、次の工程に進む。

しかし、Y軸対称の位置にない場合は、X線回折の測定の際に軸立てがずれて原 点ずれをおこしたということなので、一方の回折面、例えば(113)回折面によるSi基 板のピークが、もう一方の回折面である(-1-13)回折面によるSi基板のピークと対 称の位置になるように、(-1-13)回折面によるSi基板のピーク、歪みSi層及びSiGe 層のピークを平行移動させる(図3D)。ただし、後の工程では(-1-13)回折面による Si基板のピークは使用しないので、これに関しては実際に移動させなくてもよい。

[0044] このSiGe層および歪みSi層のピークは、TiltやTwist等による結晶方位ずれの影響と、歪みの影響により、Si基板のピーク位置からずれた位置にある。歪みの影響による位置ずれに関しては、水平方向すなわち[110]方向の歪みは、X軸方向の位置ずれとして現れ、垂直方向すなわち[001]方向の歪みは、Y軸方向の位置ずれとして現れる。そして、いずれの方向に対しても、結晶格子が伸びて格子定数が増加すると面間隔が大きくなるので、逆格子空間マップ上では負の方向に位置ずれし、結晶格子が縮んで格子定数が減少すると、正の方向に位置ずれする。

次に、逆格子空間マップ上に現れる各回折面による同一の歪み層による2つのピーク位置がY軸に対称の位置になるように、SiGe層および歪みSi層のピーク位置を原点Oを中心とする円周方向に回転移動させて修正する。以下では、この回転修正方法を、SiGe層のピークを用いて具体的に説明する。

[0045] 図5はSiGe層のピークを回転修正する方法を説明する説明図である。

まず、逆格子空間マップ上において、(113)、(-1-13)回折面によるSiGe層の測定した(又は測定後平行移動した)ピーク位置をそれぞれ $A(x_1, y_1)$ 、 $B(x_2, y_2)$ とし、OAとOBのなす角を 2θ とすると、前述した理由によりAとBは同一円周上に存在する。このようにAとBが同一円周上に存在するので、原点Oからの距離は同じであり、

OA=
$$(x_1^2+y_1^2)^{1/2}=(x_2^2+y_2^2)^{1/2}=OB$$
、
AB= $[(x_1-x_2^2)^2+(y_1-y_2^2)^2]^{1/2}$
であり、
AB²=OA²+OB²-2OA・OBcos2 θ
であるから、
 $\cos 2\theta=(x_1x_2+y_1y_2)/(x_1^2+y_1^2)$
となる。

[0046] また、A、Bはそれぞれ回転移動後にA´ $(x_1^{'},y_1^{'})$ 、B´ $(x_2^{'},y_2^{'})$ になるとする。 回転移動後はA´とB´はY軸に対して対称の位置とするので、図5のようにOA´とY 軸のなす角、及びOB´とY軸のなす角はいずれも θ となる。また、

$$OA' = OB' = OA$$

であり、

$$\sin \theta = [(1-\cos 2\theta)/2]^{1/2},$$

 $\cos \theta = [(1+\cos 2\theta)/2]^{1/2}$

であるから、

以上のように、回転移動させて修正したSiGe層のピーク位置が求められる(図3E)。このようにして修正したSiGe層のピーク位置は、ウェーハのTiltやTwist等により生じる結晶方位ずれによる位置ずれが取り除かれたものであり、SiGe層の格子緩和率により決まるピーク位置である。なお、歪みSi層のピークについても、同様の方法で回転修正する。

[0047] 次に、このようにして修正したSiGe層のピーク位置から、格子緩和率を求める(図3

- G)。格子緩和率を算出する際には、修正したSiGe層のピーク位置から、格子緩和率が0%および100%となるSiGe層のピーク位置を算出し(図3F)、算出したピーク位置を用いて格子緩和率を算出することができる。その具体的方法の一例を以下に示す。なお、いずれの回折面によるSiGe層のピークからでも格子緩和率は求められるが、ここでは(113)回折面によるSiGe層のピーク位置から格子緩和率を求める場合について示す。
- [0048] 図6はSiGe層の格子緩和率を求める方法の一例を説明する説明図である。回転移動して修正したSiGe層のピークをA´ $(x_1^{'},y_1^{'})$ を示し、Si基板のピークをC (x_{si},y_{si}) とする。まず、原点OとCを通る直線 l_1 は $l_1:y=(y_{si}/x_{si})x$ と表される。次に、A´を通り直線に l_1 に垂直な直線 l_2 は $l_2:y=-(x_{si}/y_{si})(x-x_1^{'})+y_1^{'}$ と表される。
- [0049] 格子緩和率が100%となるSiGe層のピーク位置は、結晶方位がSiと同じになっているので、直線I₁と直線I₂の交点として求めることができる。すなわち、その座標を(x₁₀ o、y₁₀₀)とすると、 x₁₀₀ = (x_{Si} x₁ '+x_{Si} y_{Si} '1) / (x_{Si} ²+y_{Si} '2) 、 y₁₀₀ = (x_{Si} y_{Si} x₁ '+y_{Si} y₁ '1) / (x_{Si} ²+y_{Si} '2) となる。
- [0050] 一方、格子緩和率が0%となるSiGe層のピーク位置は、水平方向の格子定数がSi の格子定数と同じになっているので、直線 l_2 において $x=x_{si}$ としたものとして求めることができる。 すなわち、その座標を (x_0,y_0) とすると、

$$x_0 = x_{Si}$$
,
 $y_0 = -(x_{Si}/y_{Si})(x_{Si}-x_1)+y_1$
となる。

[0051] そして、水平方向の格子緩和率R、および垂直方向の格子緩和率R、は、回転 修正したSiGe層のピーク位置の、格子緩和率0%および100%となるSiGe層のピーク位置に対する相対的な位置として求められる。すなわち、

$$R_{hor} = (x_0 - x_1) / (x_0 - x_{100}) \times 100[\%],$$
 $R_{ver} = (y_1 - y_0) / (y_{100} - y_0) \times 100[\%].$
である。

- [0052] 以上説明したように、本発明に従い、X線回折法により回折面指数(113)、(-1-13)の2つの非対称回折面について逆格子空間マップを作成し、逆格子空間マップ上のSi基板及びSiGe層の各回折面からのピーク位置から、SiGe層の格子緩和率を算出することができる。
- [0053] 次に、SiGe層と同様の方法により回転移動させて修正した歪みSi層のピーク位置から、歪み率を求める(図3I)。歪み率を第出する際には、修正した歪みSi層のピーク位置から、歪みシリコン層の格子定数を算出し(図3H)、算出した格子定数を用いて歪み率を算出することができる。その具体的方法の一例を以下に示す。なお、いずれの回折面による歪みSi層のピークからでも歪み率は求められるが、ここでは(113)回折面による歪みSi層のピーク位置から歪み率を求める場合について示す。
- [0054] 図7は歪みSi層の歪み率を求める方法の一例を説明する説明図である。回転移動して修正した歪みSi層のピーク位置をA´´(x´´、y´´)とする。
 - 一般に、格子定数aの結晶におけるミラー指数(hkl)の結晶面の面間隔 d_{hkl} は、 $d_{,,,}=a/(h^2+k^2+l^2)^{1/2}$

で表される。逆格子空間マップにおける座標と面間隔との関係から、

$$d_{hk0} = 1/x_1^{-1}, d_{00l} = 1/y_1^{-1}$$

従って、歪みSi層の水平方向および垂直方向の格子定数a hor、 ver hor、 ver

$$a_{hor} = (h^2 + k^2)^{1/2} / x_1^{1/2},$$
 $a_{ver} = 1 / y_1^{1/2}$

従って、歪みSi層の水平方向および垂直方向の歪み率 ϵ_{hor} 、 ϵ_{ver} は、シリコンの格子定数 a_{Si} (5. 43Å)を基準として、

$$\varepsilon_{hor} = (a_{Si} - a_{hor}) / a_{Si} \times 100[\%],$$

$$\varepsilon_{ver} = (a_{Si} - a_{ver}) / a_{Si} \times 100[\%]$$

$$\xi / \xi / \delta_{o}$$

- [0055] 以上説明したように、本発明に従い、X線回折法により回折面指数(113)、(-1-13)の2つの非対称回折面について逆格子空間マップを作成し、逆格子空間マップ上のSi基板及び歪みSi層の各回折面からのピーク位置から、歪みSi層の歪み率を算出することができる。
- [0056] 以下、本発明の実施例により本発明を具体的に説明するが、本発明はこれらに限定されるものではない。

(実施例1)

SiGe層の格子緩和率を測定するサンプル1として、酸化濃縮法を用いたSGOIウェーハの作製を行なった。スマートカット(登録商標)法で作製した直径200mmの貼り合わせSOIウェーハ上に、SiGe層をGe濃度20%、厚さ40nmで作製し、その後、1000℃以上の温度でドライ酸化しながら、SOI層にGeを拡散させるとともに、SOI層(酸化濃縮工程後にはSiGe層となる。)の薄膜化を行い、その後、HF溶液を用いて表面の酸化膜を除去して、BOX層上にGe濃度20%、厚さ40nmのSiGe層を形成した。今回は、SiGe層の格子緩和率を測定することを目的としているため、SiGe層上に歪みSi層は形成しなかった。

[0057] そして、X線回折装置(Philips社製)にて、(113)回折面と(-1-13)回折面の逆格子空間マップの測定を行なった。そして前述の工程に従って、SiGe層の格子緩和率を求めた。測定によって得られた(113)、(-1-1-3)回折面によるSi基板の2つのピークはY軸に対して対称の位置となったので、SiGe層のピーク位置の平行移動はさせず回転移動させて修正し、結晶方位によるずれの影響が除かれたピーク位置とした。そして、格子緩和率100%および0%のSiGe層のピーク位置を求め、それらとの相対位置関係から、水平方向および垂直方向の格子緩和率を求めた。その結果、格子緩和率はいずれの方向も84.91%であった。これらの結果を表1にまとめる。

[0058] [表1]

	(113)回折面	(-1-13)回折面
測定したピーク位置	Si (2603×10 ⁴ cm ⁻¹ , 5525×10 ⁴ cm ⁻¹) SiGe (2533×10 ⁴ cm ⁻¹	Si (-2602×10 ⁴ cm ⁻¹ , 5525×10 ⁴ cm ⁻¹) SiGe (-2625×10 ⁴ cm ⁻¹ ,
•	5484×10 ⁴ cm ⁻¹)	5441×10 ⁴ cm ⁻¹)
修正したピーク位置	SiGe (2579×10 ⁴ cm ⁻¹ , 5463×10 ⁴ cm ⁻¹)	-
格子緩和率100%、 0%のSiGe層の ピーク位置	100% (2574×10 ⁴ cm ⁻¹ , 5464×10 ⁴ cm ⁻¹)	-
	0% (2603×10 ⁴ cm ⁻¹) 5451×10 ⁴ cm ⁻¹)	24.01%
格子稷和率	R _{bor} : 84.91%, R _{vor} : 84.91%	

[0059] (実施例2)

歪みSi層の歪み率を測定するサンプル2として、SGOIウェーハの作製を行なった。スマートカット(登録商標)法で作製した直径200mmの貼り合わせSOIウェーハ上に、SiGe層をGe濃度20%、厚さ40nmで作製し、その後、1000℃以上の温度でドライ酸化しながら、SOI層にGeを拡散させるとともに、SOI層(酸化濃縮工程後にはSiGe層となる。)の薄膜化を行い、その後、HF溶液を用いて表面の酸化膜を除去して、BOX層上にGe濃度20%、厚さ40nmのSiGe層を形成した。そして、その後SiGe層の上にSi層を50nmの厚さだけエピタキシャル成長させ、歪みSi層とした。

[0061] [表2]

	(113)回折而	(-1-13)回折面
測定したピーク位置	Si (2603×10 ⁴ cm ⁻¹ , 5525×10 ⁴ cm ⁻¹)	Si (-2602×10 ⁴ cm ⁻¹ , 5525×10 ⁴ cm ⁻¹)
	至み Si (2530×10 ⁴ cm ⁻¹ , 5613×10 ⁴ cm ⁻¹)	歪み Si (-2624×10'cm-1, 5570×10'cm-1)
修正したピーク位置	歪み Si (2577×10 ⁴ cm ⁻¹ , 5592×10 ⁴ cm ⁻¹)	-
水平方向、垂直方向 の歪みSi層の 格子定数	a h o r (5.488Å) a v e r (5.365Å)	•
歪み率	ε _{hor} : -1.065%、ε _{νο} ς: 1.198%	

- [0062] なお、本発明は、上記実施形態に限定されるものではない。上記実施形態は単なる例示であり、本発明の特許請求の範囲に記載された技術的思想と実質的に同てな構成を有し、同様な作用効果を奏するものは、いかなるものであっても本発明の技術的範囲に包含される。
- [0063] 例えば、上記実施例では、非対称回折面を(113)回折面としたが、非対称回折であり、基板および歪み層からの回折ピークが得られるものであればよく、(224)回折面であってもよい。

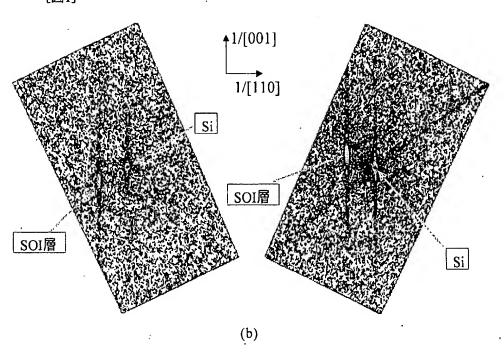
また、基板をシリコン基板、歪み層をSiGe層および歪みSi層である場合について 述べたが、単結晶基板の上に貼り合わせ法により歪み層が形成されたものであれば 、GaAsのような化合物半導体であってもよい。

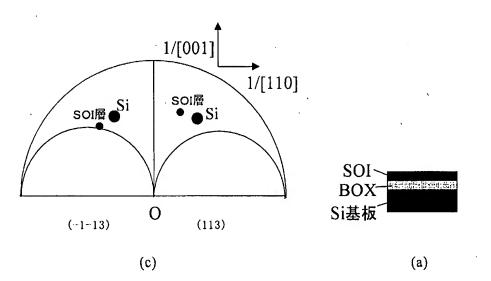
請求の範囲

- [1] 貼り合わせ法により単結晶基板上に少なくとも一層の歪み層が形成された貼り合せ 歪みウェーハの歪み量測定方法であって、少なくとも、前記貼り合わせ歪みウェーハ をX線回折法により回折面指数(XYZ)、(-X-YZ)の2つの非対称回折面について 測定し、前記測定データから逆格子空間マップを作成し、前記逆格子空間マップ上 に現れる前記単結晶基板及び前記歪み層の前記各回折面からのピーク位置から、 前記歪み層の歪み量を算出することを特徴とする歪み量測定方法。
- [2] 前記歪み層の歪み量を算出する際に、前記逆格子空間マップ上に現れる前記単結晶基板の前記各回折面による2つのピークが、前記逆格子空間マップの原点を通る垂直軸に対称の位置にある場合は、前記逆格子空間マップ上に現れる同一の歪み層の前記各回折面による2つのピーク位置が、前記垂直軸に対称の位置になるように、前記歪み層のピーク位置を前記原点を中心とする円周方向に回転移動させて修正することにより、前記歪み量により決まる前記歪み層のピーク位置を求めることを特徴とする請求項1に記載の歪み量測定方法。
- [3] 前記単結晶基板の前記各回折面による2つのピークが前記対称の位置にない場合は、前記非対称回折面のいずれか一方による前記単結晶基板のピークが、前記非対称回折面の他方による前記単結晶基板のピークと対称の位置になるように、少なくとも前記他方の非対称回折面による前記歪み層のピーク位置を平行移動させた後、前記逆格子空間マップ上に現れる同一の歪み層の前記各回折面による2つのピーク位置が前記垂直軸に対称の位置になるように、前記歪み層のピーク位置を前記原点を中心とする円周方向に回転移動させて修正することにより、前記歪み量により決まる前記歪み層のピーク位置を求めることを特徴とする請求項1に記載の歪み量測定方法。
- [4] 前記単結晶基板をシリコン単結晶とすることを特徴とする請求項1乃至請求項3の いずれか1項に記載の歪み量測定方法。

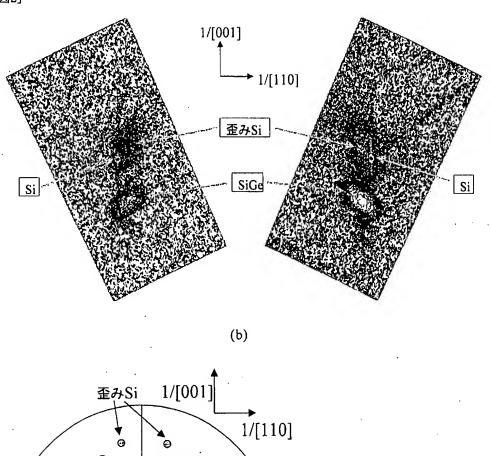
- [5] 前記測定する歪み量を、SiGe層の格子緩和率及び/又は歪みシリコン層の歪み率とすることを特徴とする請求項1乃至請求項4のいずれか1項に記載の歪み量測定方法。
- [6] 前記回折面指数(XYZ)を、(113)、(224)のいずれかとすることを特徴とする請求 項1乃至請求項5のいずれか1項に記載の歪み量測定方法。
- [7] 前記格子緩和率を算出する際に、前記回転修正したSiGe層のピーク位置から、格子緩和率が0%及び100%となるSiGe層のピーク位置を算出し、前記算出したピーク位置を用いて前記格子緩和率を算出することを特徴とする請求項5または請求項6に記載の歪み量測定方法。
- [8] 前記歪み率を算出する際に、前記回転修正した歪みシリコン層のピーク位置から、 歪みシリコン層の格子定数を算出し、前記算出した格子定数を用いて前記歪み率を 算出することを特徴とする請求項5または請求項6に記載の歪み量測定方法。

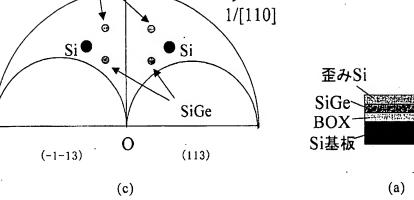
[図1]



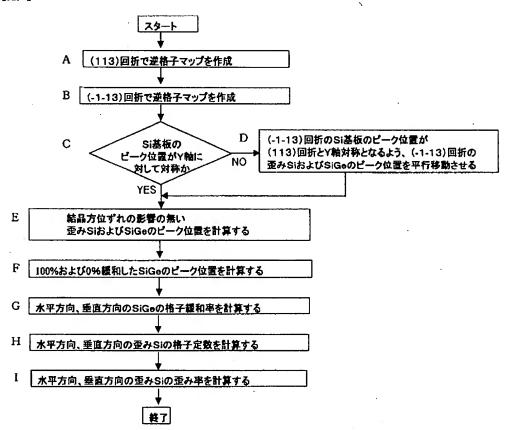


[図2]

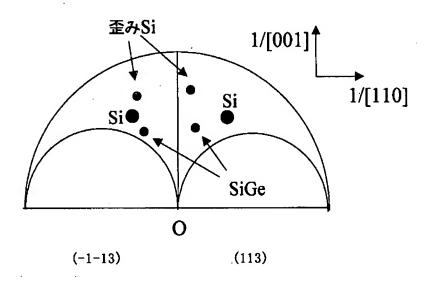




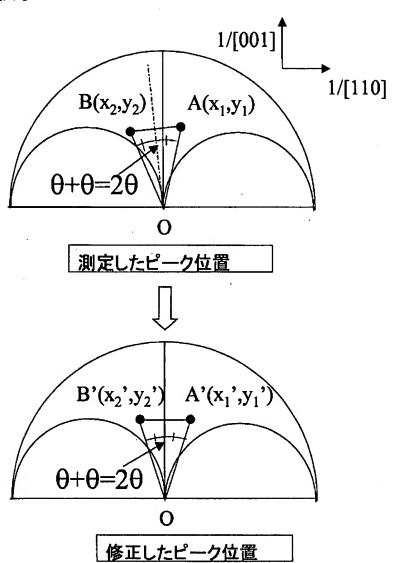
[図3]



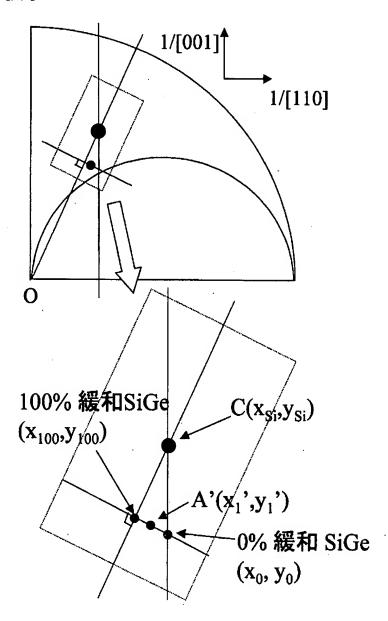
[図4]



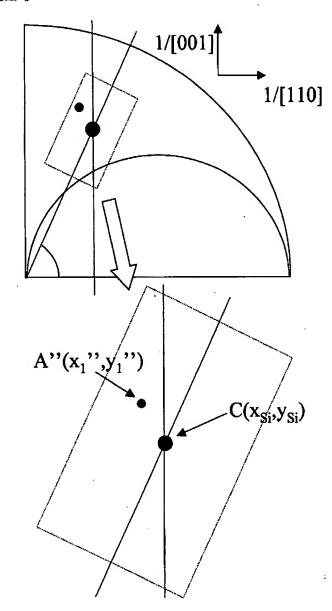
[図5]



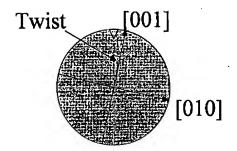
[図6]

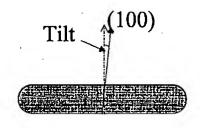


[図7]

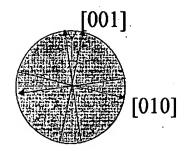


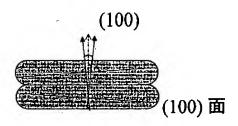
- [図8]





[図9]





(a) (b)